# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-282281

(43)Date of publication of application: 07.10.1994

(51)Int.CI.

G10K 11/16 B60R 11/02 F16F 15/02

H04R 3/02

(21)Application number: 05-092252

(71)Applicant : MAZDA MOTOR CORP

(22)Date of filing:

26.03.1993

(72)Inventor: UCHIDA HIROSHI

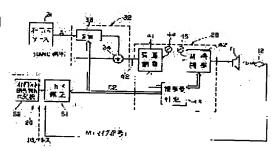
BUTSUEN TETSUROU NAKAO NORIHIKO

# (54) VIBRATION CONTROL DEVICE FOR VEHICLE

## (57)Abstract:

PURPOSE: To reduce vibration always excellently in spite of a change in loudspeaker output caused by audio operation when a loudspeaker is used both for audio and output of reducing vibration.

CONSTITUTION: An audio signal Al from an audio source 31 and reducing vibration (ANC signal) generated by a control part 20 are outputted respectively from a loudspeaker 11 arranged in the interior through a power amplifier 28. The reducing vibration is optimized by the control part 20 so that interior vibration detected by a microphone 12 is reduced. When sound volume or the like is changed by audio operation, for example, a convergence factor for optimization or a microphone amplifier characteristic or the like is changed.



# (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平6-282281

(43)公開日 平成6年(1994)10月7日

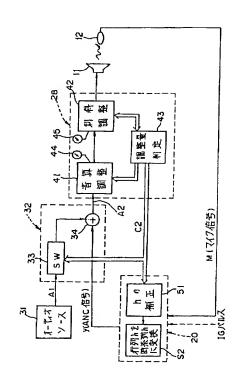
(51)Int.Cl. <sup>5</sup> G 1 0 K 11/16 B 6 0 R 11/02 F 1 6 F 15/02 H 0 4 R 3/02	<b>識別記号</b> H J B B	庁内整理番号 9178-5H 9178-5H 8012-3D 9138-3 J 7346-5H	F I	技術表示箇所 未請求 請求項の数4 FD (全 9 頁)
(21)出顯番号	特願平5-92252		(71)出願人	000003137
(22)出願日	平成5年(1993)3月	126日	(72)発明者	マツダ株式会社 広島県安芸郡府中町新地3番1号 内田 博志 広島県安芸郡府中町新地3番1号 マツダ 株式会社内
			(72)発明者	体式会社内 仏園 哲朗 広島県安芸郡府中町新地3番1号 マツダ 株式会社内
			(72)発明者	
			(74)代理人	弁理士 村田 実

# (54)【発明の名称】 車両用振動制御装置

## (57)【要約】

【目的】スピーカをオーディオ用と低減振動出力用として兼用した場合に、オーディオ操作に起因するスピーカ 出力の変化にかかわらず振動低減を常に良好に行なえる ようにする。

【構成】オーディオソース31からのオーディオ信号A1および側御部20で生成された低減用振動(ANC信号)がそれぞれ、パワーアンプ28を経て車室に設けたスピーカ11から出力される。マイク12で検出された車室の振動が低減されるように、制御部20でもって、低減用振動の最適化がなされる。オーディオ操作によって音量等が変更されたとき、例えば最適化のための収束係数やマイクアンプ特性等が変更される。



30

【特許請求の範囲】

【請求項1】車室内に低減用振動を出力させるためのスピーカと、車室内の振動を検出するマイクと、該マイクで検出される振動が低減されるように前記スピーカとマイクとの間のインパルス応答を考慮しつつ前記低減用振動を最適化する最適化手段と、を備えた車両用振動制御装置において、

1

前記スピーカが、オーディオ用のスピーカとの兼用として設定され。

前記オーディオの操作によって前記スピーカからの出力 状態を変更する操作がなされたとき、前記インパルス応 答に関連した前記最適化のための制御特性を変更する特 性変更手段と、を備えていることを特徴とする車両用振 動制御装置

【請求項2】請求項1において、

前記最適化手段が、振動低減の対象となる振動に対応し たリファレンス信号を時系列に変換する変換手段を備 え、

前記特性変更手段が、前記変換手段の特性を変更するもの。

【請求項3】請求項1において、

前記最適化手段が、所定の収束係数に基づいて前記低減 用振動を最適化するように設定され、

前記特性変更手段が、前記収束係数を変更するもの。

【請求項4】前記マイクの検出信号がアンプを経由して 前記最適化手段に入力されるように設定され、 前記特性変更手段が、前記アンプの特性を変更するも

### 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】本発明は、車両の振動つまり騒音を、低減用振動を利用した干渉作用によって低減するようにした車両用振動制御装置に関するものである。

#### [0002]

【従来の技術】車両、特にエンジンによる騒音振動つま り第1振動が問題になる自動車等においては、スピーカ 等から低減用振動つまり第2振動を発生させて、この第 1振動と第2振動との干渉により第1振動を低減するこ とが提案されている。この種の振動低減装置にあって は、特表平1-501344号公報に示すように、振動 源からの振動つまり第1振動に相当する信号をリファレ ンス信号として取り出すリファレンス信号発生器と、第 1振動による騒音が問題となる所定空間での振動をピッ クアップするマイクと、所定空間に向けて第2振動を発 生させるスピーカと、スピーカから出力させる第2振動 を生成するための適応型デジタルフィルタと、上記フィ ルタのフィルタ係数を逐次的に最適化するためのアルゴ リズム演算装置と、を有する。すなわち、リファレンス 信号に応じて適応型デジタルフィルタがリファレンス信 号のゲインや位相等を調整して第2振動を生成する一

方、マイクで検出される振動が小さくなるように、適応 型デジタルフィルタのフィルタ係数がアルゴリズム演算 装置によって逐次的に最適化される。そして、最適化の ためのアルゴリズムとしては、一般には最少2乗法が用

2

# いられている。 【0003】

【発明が解決しようとする課題】前述した干渉を利用した振動低減を行なう際に、低減用振動を出力させるためのスピーカとして、車両に一般に塔載されているオーディオ用のスピーカを利用することが考えられる。このように、スピーカを、振動低減用とオーディオ用とで兼用した場合、状況に応じて、振動低減が良好に行なわれる場合とそうでない場合とが生じる、ということが判明した。

【0004】このような問題を生じる原因を追求したところ、オーディオ操作による音量や音質の変更に起因するスピーカ出力の変更が、スピーカとマイク間のインパルス応答つまり伝達特性に影響を与えているためである、ということが判明した。すなわち、低減用振動形成のための最適化手法においては、スピーカとマイク間のインパルス応答というものをあらかじめ想定した設定となっているが、オーディオ操作によるスピーカ出力の変更によって、インパルス応答がこの設定された条件から大きく外れてしまうことがあり、このようなときに振動低減が良好に行なわれないものとなる。

【0005】したがって、本発明の目的は、スピーカを振動低減用とオーディオ用とで兼用した場合に、オーディオ操作に起因するスピーカ出力の変更にかかわらず常に良好に振動低減を行なえるようにした車両用振動制御装置を提供することにある。

### [0006]

【課題を解決するための手段】上記目的を達成するため、本発明にあっては次のような構成としてある。すなわち、車室内に低減用振動を出力させるためのスピーカと、車室内の振動を検出するマイクと、該マイクで検出される振動が低減されるように前記スピーカとマイクとの間のインパルス応答を考慮しつつ前記低減用振動を最適化する最適化手段と、を備えた車両用振動制御装置において、前記スピーカが、オーディオ用のスピーカをの兼用として設定され、前記オーディオの操作によってが記スピーカからの出力状態を変更する操作がなされたとき、前記インパルス応答に関連した前記最適化のための側御特性を変更する特性変更手段と、を備えた構成としてある。

【0007】前記最適化手段が、振動低減の対象となる 振動に対応したリファレンス信号を時系列に変換する変 換手段を備えているときに、前記特性変更手段を、前記 変換手段の特性を変更するものとして構成することがで きる。

50 【0008】前記最適化手段が、所定の収束係数に基づ

いて前記低減用振動を最適化するように設定されている ときに、前記特性変更手段を、前記収束係数を変更する ものとして構成することができる。

【0009】前記マイクの検出信号がアンプを経由して 前記最適化手段に入力されるように設定されているとき に、前記特性変更手段を、前記アンプの特性を変更する ものとして構成することができる。

#### [0010]

【発明の効果】本発明によれば、スピーカを振動低減用とオーディオ用とで兼用することによりコスト低減を図りつつ、オーディオ操作に起因するスピーカ出力の変更があったときは、インパルス応答に関連した制御特性をスピーカ出力の変更に応じて修正して、振動低減を常に良好に行なうことができる。

【0011】請求項2~請求項3に記載したような構成とすることにより、請求項1に記載の効果を実用上容易に採択し得る手法により得て、実用化の上で好ましいものとなる。

#### [0012]

【実施例】以下本発明の実施例を添付した図面に基づい 20 て説明する。

#### 全体の概要

図1において、自動車1は、車室2内に運転席3と助手席4と左右の後席5、6とを有する4人乗りの乗用車とされている。車体前部に構成されたエンジンルーム7には、直列4気筒のガソリンエンジン8が搭載され、そのイグニッションコイルが符号9で示される。

【0013】エンジン8が、エンジン回転数に応じた周期的な振動を発生する騒音発生源つまり第1振動源とされている。そして、車室2が、エンジン8の振動を低減 30 すべき所定空間とされている。このため、所定空間としての車室2には、5個のスピーカ11と、8個のマイク12とが設置されている。スピーカ11が、車室へエンジン騒音を低減するための第2振動を発生する第2振動源とされ、マイク12が、車室の実際の振動を検出する振動検出手段とされる。そして、インストルメントパネルには、既知のように、例えばチューナとカセットデッキとCDデッキとの組み合わせからなるオーディオソース31が配設されている。

【0014】自動車1には、マイクロコンピュータを利 40 用して構成された制御ユニットUが塔載されている。制御ユニットUに対する入出力関係を図2に示してあり、制御ユニットUに対する入出力関係を図2に示してあり、制御ユニットUは、CPUからなる制御部20を有する。制御部20には、イグニッションコイル9の一次コイルからの信号つまりエンジン回転数に応じた点火パルス信号が、波形整形回路21、周期計算回路22を経て入力されると共に、各マイク12からの信号が、アンプ23、ローパスフィルタ24、A/D変換器25を介して入力される。また、制御部20からの出力信号は、D/A変換器26、ローパスフィルタ27、アンプ28を 50

介してスピーカ11へ出力される。

【0015】制御部20は、マイク12で検出される振動が低減されるように、スピーカ11から出力すべき低減用振動としての第2振動を最適化する。以下、制御部20による第2振動の生成について説明するが、先ず、第2振動の生成の基本部分ついて説明し、その後オーディオとの関連について説明する。

【0016】なお、実施例では、第2振動は、エンジン8の周期的な回転振動例えば回転2次成分を低減するもので、エンジン8の周期的な振動の1周期分まとめて生成するようにして、第2振動最適化のための計算量の低減ひいては制御系の負担が極力小さくなるようにしてある。勿論、第2振動の生成は、既知の適宜の最適化手法によりなし得るものであり、本発明は特定の最適化手法に限定されるものではない。

#### 【0017】第2振動の生成(基本)

図3は、制御部20をブロック図的に示すものであり、 説明の簡単化のためにスピーカ11およびマイク12を それぞれ1個とした場合を示している。

【0018】制御部20は、周期計測回路22から入力された結果によってスピーカ11に出力するスピーカ入力信号yのベクトルyの周期を調整する(ステップ1、以下ステップをSと略す)と共に、内蔵しているプロセッサで、マイク12・スピーカ2間の伝達特性であるインパルス応答hの行列hを、時系列h変換する(S2)。

【0019】次に、制御部20はプロセッサで、インパルス応答hの時系列hとマイク12から入力されるマイク出力信号eとでベクトルyを逐次的に最適化し(S3)、その後、このベクトルyを時系列yに変換してスピーカ入力信号yとし(S4)、スピーカ11に出力する。

【0020】スピーカ11は、このスピーカ入力信号 y をアンチ騒音 Z として再生する。一方、マイク12は、騒音 d とアンチ騒音 Z が打ち消し合って振動エネルギが低減した騒音を検出して、この結果をディジタルのマイク出力信号 e として制御部20に内蔵されたプロセッサに出力する。以下、再びプロセッサは、上記ステップ3 およびステップ 4 を繰り返し行い、スピーカ入力信号 y のベクトル y を逐次的に最適化して、最終的にマイク出力信号 e の値が0となるようにスピーカ入力信号 y のベクトル y を設定する。

【0021】次に、制御部20で行われる上記ステップのアルゴリズムの演算について、以下に説明する。

【0022】先ず、制御部20によるマイク12のマイク出力信号 e のサンプリング周期を△tとする。マイク12・スピーカ11間の伝達特性であるインパルス応答hが有限時間J△t以内で0に収束すると仮定し、インパルス入力が与えられてからj△t時間経過後のインパ50 ルス応答hの値をhjとすると、エンジン8から発生し

た第1振動である騒音 d、スピーカ入力信号 y が与えられたときのスピーカ11から発生する第2振動であるアンチ騒音 2 およびそのときの時刻 k におけるマイク出力信号 e の第 k サンプル値 e (k)の関係は、次式(1)で表わすことができる。

\*【0023】
e(k) = d(k) + Z(k)
= d(k) + 行列 h 「・行列 y(k)・・・・(1)
但し、

行列h = [ho hi hz · · · · · h J - i ] T

行列 y  $(k) = [y (k) y (k-1) y (k-2) \cdot \cdot \cdot y (k-J+1)]$ <sup>T</sup>

d (k): e (k)に含まれている騒音 d の成分

※る。

Z(k):e (k)に含まれているアンチ騒音Zの成分

[0024]

y (k):スピーカ入力信号 y の第 k サンプル値

10 【数1】

従って、式 (1) 中のZ (k)は、次の式 (2) で示され※

Z(k) =行列h \*・行列y(k)

$$= \begin{bmatrix} h_0 & h_1 & \cdots & h_{J-1} \end{bmatrix}^T \begin{bmatrix} y_{(k)} \\ y_{(k-1)} \\ y_{(k-2)} \\ \vdots \\ y_{(k-J+1)} \end{bmatrix}$$

$$= \sum_{j=0}^{J-1} h_j \quad y \quad (k-j)$$

. . . . . (2)

【0025】ところで、騒音 d は、ある周期N△ t を持っている周期性騒音であるので、この騒音 d の振動エネルギを低減させるアンチ騒音 Z およびスピーカ入力信号y、騒音 d と同じ周期N△ t を持っている周期性振動お★

★よび周期性信号でなければならない。 【0026】従って、スピーカ入力信号 y に関して次式 (3)が成立する。

$$y (k) = y (K-qN) = y (k)$$
  
 $y (k-1) = y (k-qN-1) = y (k+N-1)$   
 $y (k-2) = y (k-qN-2) = y (k+N-2)$ 

.... (3)

y (k-N+1) = y (k-(q+1)N+1) = y (k+1)

但し、

☆ゆえに、式(1)は、

q = 0, 1, 2, · · · ·

e (k) = d (k) +ベクトル h <sup>†</sup> ・時系列 y (k) · · · · (4)

但し、

時系列  $y(k) = [y(K) y(K+N-1) y(K+N-2) \cdot \cdot \cdot y(K+1)]^T$ 

[0027] 【数2】

```
ベクトルh=
                                \overline{h}_z \cdots \overline{h}_{N-1}
```

【0028】尚、Qは、J≦(q+1)Nを満たす整数 q の最 \* (K+i) (但し、i=1, 2, ····) は、次式 (5) 小値である。

で表わすことができる。

【0029】次に、時刻 k からさらに i だけ時間が経過 した時刻k+i のマイク出力信号 e の第K+i サンプル値 e \*

e (k+i) = d (k+i) +ベクトルh<sup>†</sup> ・時系列y (k+i)

[0030]

= d (k+i) + 時系列 h (i)<sup>†</sup>・時系列 y (k) ・・・・ (5)

但し、

尚、i'は、iをNで割ったときの整数剰余である。

【0031】ところで、式 (5) において、k はマイク 入力信号 e の任意の初期時点を表わしているに過ぎな い。よって、k=0と置き、iを改めてkに置き直す と、次式(6)が得られる。

**%【**0032】 e (k) = d (k) +時系列 h (k) 「・時系列 y (0) = d (k) +時系列 h (k) 「・ベクトル y 但し、 *×30* 

ベクトル $y = [y(0) y(N-1) y(N-2) \cdot \cdot \cdot y(1)]^{T}$  $= [y_0 y_{N-1} y_{N-2} \dots y_1]^T$ 

ここで、次の評価関数を導入する。

 $F = E [e(k)^2]$ = E [d(k) + 時系列 h(k)「・ベクトル y] = E [d(k)²] + 2ベクトルy<sup>†</sup> · E [d(k) · 時系列h(k)] +ベクトルy<sup>†</sup> ・E [時系列 h (k) ・時系列 h (k)<sup>†</sup>] ベクトルy . . . . . . (7)

但し、E [ ] は、期待値を表わすものとする (Eは期 ★に関する勾配は、次式 (8) で与えられる。 待演算子)。式 (7) より、この評価関数のベクトル  $y \pm 40$ 

> ∂F/∂ベクトルy=2E [d(k) ・時系列h(k)] +2E [時系列 h (k) ・時系列 h (k) <sup>†</sup>] ベクトル y = 2 E [時系列 h (k) [d(k) + 時系列 h (k) 「ベクトルット]

> > = 2 E [時系列 h (k) · e (k) ]

. . . . . (8)

ここで、E [時系列 h (k) · e (K)]の瞬時推定値とし て、時系列 h(k)·e(K)を用いることにすれば、Fの最 小値を与える周期N△t (すなわち要素数N) を持つス ピーカ出力信号ベクトルであるベクトルyの値は、最急

降下法に基づく次の漸化式 (9) を反復計算することに にょり最適化することができる。

[0033]

ベクトルy (K+1) =ベクトルy (k) ーμ・e (k) ・時系列 h (k) ・・・ (9)

9

但し、μ/2は収束係数である。

【0034】このようにして求めた漸化式(9)は、制 御部20に内蔵されたデータ処理装置であるプロセッサ が騒音の振動エネルギを低減させるアンチ騒音の振動エ ネルギの設定を補正する際には、以下に示すような、よ\*

$$y(k-j+QN)'(k+1) = y(k-j+QN)'$$

このときプロセッサは、時刻kにおいては、例えば以下 に示す4つの動作手順を行っている。

【0036】動作1:スピーカ入力信号yk'(k)をスピ -カ11に対して出力する

動作2:マイク出力信号e(K) をマイク12から入力す

動作3:周期計測回路22から入力されたエンジン22 の回転周期にOrd/△tまたは1/(Ord・△t)を乗 じた値に最も近い整数値をNとする

動作4: j=0, 1, 2, ···・, J-1について漸 化式 (10) の計算を行う

但し、k', (k-j+QN)'は、それぞれk(kj+QN)をNで、割ったときの整数剰余であり、ま た、Ordは、低減させようとしている騒音のエンジン回 20 転数に対する最低次数を設定するための任意の一定の整 数である。

【0037】次に、複数のスピーカ11・・・とマイク 12・・・とを用いる場合には、例えば、最急降下法に 基づき、

10

\*り簡単なアルゴリズムに置き換えられる。

【0035】先ず、一対のスピーカ11およびマイク1 2を用いる場合には、漸化式(9)は次式(10)に置 き換えられる。

$$y_{(k-j+0N)}(k+1) = y_{(k-j+0N)}(k) - \mu \cdot e(k) \cdot h_j \cdot \cdot \cdot (10)$$

※ (0038)

【数3】

【0039】の瞬時推定値として、

[0040]

【数4】

【0041】を用いると、評価関数

[0042]

【数5】

$$F = E \left[ \sum_{m=1}^{M} e_{m}(k)^{2} \right]$$

【0043】を最小化する第1スピーカ出力信号ベクト ルであるベクトルyi の最適値は、次の漸化式(11) を反復計算することにより求められる。

[0044]

【数6】

ベクトルy 
$$_{L}(k+1)$$
 =ベクトルy  $_{L}(k)$   $-\mu\sum_{m=1}^{M}e_{m}(k)$ ・時系列  $h_{Lm}(k)$  . . . (11)

【0045】但し、

yık': 時刻 k における第1スピーカ入力信号

e m:第mマイク出力信号

hımj :第1スピーカ・第mマイク間のインパルス応答

のi Δ t 時間後の値

★L:スピーカの個数

M:マイクの個数

J:全てのスピーカ・マイク間のインパルス応答が有限 時間△ι以内で0に収束することを示す整数値

また、

さらに、

 $\times - h_{\text{im 0}} = h_{\text{im 0}} + h_{\text{im N}} + \cdots + h_{\text{im 0N}}$ バーhım 1=hım 1 +hım N+1+・・・hım ON+1

バーhim j-0N-1 =hlm j-0N-1 +hlm j-(0-1)N-1 +・・・+hlm j-1

= h m j-on + h | m j - (0 - 1) N バーhIm j-0N . . . . .

. . . . バーhım N-1 = h | m N-1 + h | m 2N-1

 $l=1, 2, \cdots, L$ m=1, 2,  $\cdot \cdot \cdot$ , M

従って、漸化式 (9) は次式 (12) に置き換えられ 50 3-

[0046]

【数7】

 $y_{L(k-j+qN)}$   $(k+1) = y_{L(k-j+qN)} \cdot (k) - \mu \sum_{m=1}^{M} e_m(k) \cdot h_{Lm}$ 

• • • (12)

12

【0047】このときプロセッサは、時刻kにおいては、例えば以下に示す4つの動作手順を行っている。

【0048】動作11:スピーカ入力信号yik (k), y2k (k), ・・・・, yik (k) をそれぞれ第1スピーカ、第2スピーカ、・・・、第Lスピーカに対して出 10 カする

動作12:マイク出力信号e<sub>1</sub>(k), e<sub>2</sub>(k), ···, e<sub>N</sub>(k) をそれぞれ第1マイク、第2マイク、・・・、第Mマ イクから入力する

動作13:周期計測回路22から入力されたエンジン22の回転周期に $Ord/\Delta$ tまたは $1/(Ord\cdot\Delta$ t)を乗じた値に最も近い整数値をNとする。

動作 14:1=1、 2、・・・・Lおよび j=0, 1, 2, ・・・ J-1 について漸化式(12)の計算を行う

\*また、上記の複数のスピーカ11・・・とマイク12・・・とを用いる場合について、

[0049]

【数8】

【0050】の瞬時推定値として、α・時系列hik (k) ・ek (k)を用いると、最急降下法に基づいて評価関数 【0051】

【数9】

※る。

$$F = E \left[ \sum_{m=1}^{M} e_m(k)^2 \right]$$

【0052】を最小化する第1スピーカ出力信号ベクトルであるベクトルy1 の最適値は、次の漸化式 (13) \*20 を反復計算することにより求められる。

ベクトル $y_1$  (k+ 1)=ベクトル $y_1$  (k)

-μ·α·時系列hικ (k)·eκ (k)

 $\cdots$  (13)

但し、k"は、kをMで割ったときの整数剰余に1を加えた値であり、また、 $\alpha$ は任意の定数である。この漸化式 (13)は、漸化式 (11)よりも短時間で演算でき※

 $y_{i(k-j+0n)}(k+1) = y_{i(k-j+0n)}(k) - \mu \cdot \alpha \cdot e_{k}(k) \cdot h_{ik}$ 

このときプロセッサは、時刻においては、例えば以下に 示す4つの動作手順を行っている。

【0054】動作21:スピーカ入力信号 y 1 k (k), y 2 k (k), ・・・、 y L k (k) をそれぞれ第1スピーカ、第2スピーカ、・・・・、第Lスピーカに対して出力する。

動作22:マイク出力信号 e k ~ (k) を第 k " マイクから 入力する

動作23:周期計測回路22から入力されたエンジン22の回転周期に $Ord/\Delta$ tまたは $1/(Ord\cdot\Delta$ t)を乗じた値に最も近い整数値をNとする。

動作 24:1=1、2、・・・、Lおよび j=0、 1、2・・・、J-1について漸化式(14)の計算を行う。従って、上記アルゴリズムの演算は、漸化式(9)、(11)および(13)、あるいはこれら漸化式を単純化した漸化式(10)、(12)および(14)を反復計算するだけで良いので、スピーカ入力制御の計算時間を短縮することが可能となる。

【0055】<u>オーディ</u>オとの関連

次に、図4以下を参照しつつ、低減用振動生成とオーデ オ操作に起因したスピーカ11の出力状態を示す調整量ィオとの関連について説明する。先ず、図4において、 判定回路43を有する。この調整量判定回路43からスピーカ11は、前述のようにして生成された低減用振 50 は、オーディオ操作に起因したスピーカ11からの出力

【0053】従って、漸化式(9)は次式(14)に置き換えられる。

 $(K) - \mu \cdot \alpha \cdot ek(K) \cdot hik j$ 

 $\cdots \cdots (14)$ 

動の出力のためと、オーディオソース31からのオーディオ信号A1の出力用とを兼用している。また、前述のアンプ28 (パワーアンプで、プリアンプとメインアンプとが別々に構成されていないもの) も、低減用振動の出力のためと、オーディオソース31からのオーディオ信号A1の出力用とを兼用している。

【0056】オーディオ信号AIは、ミキサ回路32のスイッチ33および加算回路34を経た後、アンプ28の音質調整回路41、利得調整回路42を経て、スピーカ11より出力される。一方、制御ユニットUの制御部20からの低減用振動を示すANC信号は、前記加算回40路34を経てオーディオ信号A1と合成された後、上記音質調整回路41、利得調整回路42を経てスピーカ11から出力される。なお、符号44は音質調整ダイアル、45は利得調整ダイアルで、乗員によりマニュアル操作される。

【0057】アンプ28は、ダイアル44あるいは45の操作状態に応じた音質調整回路41あるいは利得調整回路42からの信号を受けて、スピーカ11のオーディオ操作に起因したスピーカ11の出力状態を示す調整量判定回路43を有する。この調整量判定回路43から

変更に対応した調整量信号C2が出力される。調整量信 号C2は、前記スイッチ33、および制御部20に設け た補正回路51に入力される。スイッチ33は、常時は 閉とされる一方、調整量信号C2が零を示すとき(オー ディオ信号の出力要求なしのとき)は開となってオーデ ィオ信号A1の加算回路34への出力を停止させる。ま た、補正回路51は、後述するように、前述した図3に 示すステップS2の時系列hを補正する。

【0058】補正回路51による補正の一例を図5に示 してある。この図5では、調整量信号C2から得られた アンプ28の利得をgとしたときに、インパルス応答デ ータh (i) をg倍するようにしてある。また、補正回 路による補正の他の例を図6に示してある。この図6で は、インパルス応答データh(i)を周波数分析するこ とにより周波数伝達関数Hを得て(Q11)、得られた 周波数伝達関数Hに対して音質調整回路41での周波数 特性変化分Gを乗算し(Q12)、この乗算された値を 逆フーリエ変換することにより再びインパルス応答デー タhに変換するようにしたものである。

【0059】図7は、調整量信号C2が入力される補正 20 回路52によって、図3に示すステップS3のベクトル γの最適化のための収束係数μ (式 (12) 参照)を補正 するようにしたものであり、図7に示す部分以外は、図 4と同様に構成される(このことは以下の図8の場合も 同じ)。この補正回路52によって、調整量信号C2か ら得られたアンプ28の利得をgとしたとき、収束係数 がg·μに補正される。

【0060】図8は、マイク12用のアンプ23の特性 を、調整量信号C2の入力を受ける補正回路53によっ て補正するようにしたものである。この補正回路53に 30 43:調整量判定回路 よって、調整量信号C2から得られたアンプ28の利得

をgとしたとき、マイク用アンプ23の利得が「1/ g」倍に補正される。

【0061】以上実施例について説明したが、低減すべ き振動としては、エンジン振動に限らず、車室内で問題 となる適宜の信号とすることができる。

#### 【図面の簡単な説明】

【図1】本発明が適用された車両を上方から見た図。

【図2】低減用振動生成のための全体制御系統図。

【図3】図2のうち低減用振動の最適化部分の構成をブ 10 ロック図的に示す図。

【図4】オーディオ系統と振動低減用の制御系統との関 連を示す図。

【図5】図4に示す補正回路の補正例を示す図。

【図6】図4に示す補正回路の他の補正例を示す図。

【図7】図4とは異なる別の補正回路を示す図。

【図8】図4、図7とは異なるさらに別の補正回路を示 す図。

## 【符号の説明】

1:自動車

2: 車室

8:エンジン (振動源)

11:スピーカ

12:マイク

23:マイク用アンプ

28:スピーカ用アンプ

31:オーディオソース

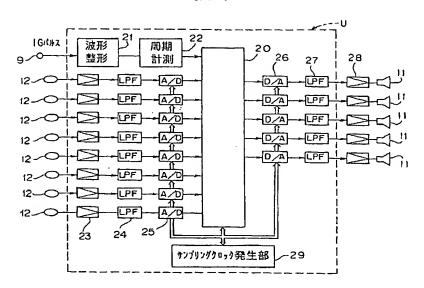
32:ミキサ回路

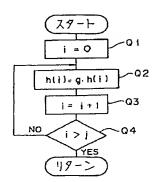
41:音質調整回路

42:音量調整回路

51~53:補正回路

[図2]





【図5】

-8-

